

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日                      2 0 0 3 年    5 月 2 0 日  
Date of Application:

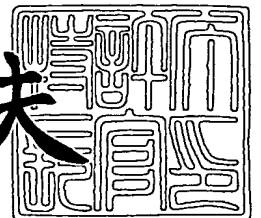
出 願 番 号                      特 願 2 0 0 3 - 1 4 2 4 3 9  
Application Number:  
[ST. 10/C]:                      [ J P 2 0 0 3 - 1 4 2 4 3 9 ]

出      願      人                      株式会社デンソー  
Applicant(s):

2 0 0 4 年    1 月 2 8 日

特許庁長官  
Commissioner,  
Japan Patent Office

今 井 康 夫



【書類名】 特許願

【整理番号】 P000014083

【提出日】 平成15年 5月20日

【あて先】 特許庁長官 太田 信一郎 殿

【国際特許分類】 H02M 7/06

【発明の名称】 整流回路

【請求項の数】 8

【発明者】

    【住所又は居所】 愛知県刈谷市昭和町 1 丁目 1 番地 株式会社デンソー内

    【氏名】 山下 剛

【特許出願人】

    【識別番号】 000004260

    【氏名又は名称】 株式会社デンソー

    【代表者】 岡部 弘

【代理人】

    【識別番号】 100081776

    【弁理士】

    【氏名又は名称】 大川 宏

    【電話番号】 (052)583-9720

【先の出願に基づく優先権主張】

    【出願番号】 特願2003- 65002

    【出願日】 平成15年 3月11日

【手数料の表示】

    【予納台帳番号】 009438

    【納付金額】 21,000円

【提出物件の目録】

    【物件名】 明細書 1

    【物件名】 図面 1

    【物件名】 要約書 1

【包括委任状番号】 9100560

【プルーフの要否】 要

**【書類名】 明細書****【発明の名称】 整流回路****【特許請求の範囲】****【請求項 1】**

交流電圧系から入力される交流電圧を整流して直流電圧系へ直流電圧として出力する整流用接合ダイオードと、

前記接合ダイオードの耐圧よりも低い逆方向導通電圧を有して前記整流用接合ダイオードと並列に接続される保護用ダイオード回路と、

を有し、

前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記整流用接合ダイオードに印加される場合に導通して前記整流用接合ダイオードを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、

それぞれの逆方向導通電圧の合計が前記整流用接合ダイオードの耐圧よりも低く、それぞれの順方向しきい値電圧の合計が前記整流用接合ダイオードの順方向しきい値電圧よりも大きい複数の定電圧ダイオードを直列接続して構成されることを特徴とする整流回路。

**【請求項 2】**

交流電圧系から入力される交流電圧を整流して直流電圧系へ直流電圧として出力する整流用接合ダイオードと、

前記接合ダイオードの耐圧よりも低い逆方向導通電圧を有して前記整流用接合ダイオードと並列に接続される保護用ダイオード回路と、

を有し、

前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記整流用接合ダイオードに印加される場合に導通して前記整流用接合ダイオードを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、

前記整流用接合ダイオードに対して逆向きに接続される保護用接合ダイオードと、前記保護用接合ダイオードと直列に接続され前記保護用接合ダイオードと方

向が逆に接続された定電圧ダイオードとからなり、

前記保護用接合ダイオードの順方向しきい値電圧と前記定電圧ダイオードの耐圧との合計が前記整流用接合ダイオードの耐圧よりも低く、前記保護用接合ダイオードの耐圧と前記定電圧ダイオードの順方向しきい値電圧との合計が前記整流用接合ダイオードの順方向しきい値電圧よりも大きいことを特徴とする整流回路。

### 【請求項 3】

交流電圧系から入力される交流電圧を同期整流して直流電圧系へ直流電圧として出力する同期整流用 MOS トランジスタと、

前記同期整流用 MOS トランジスタの耐圧よりも低い逆方向導通電圧を有して前記同期整流用 MOS トランジスタと並列接続される保護用ダイオード回路と、  
を有し、

前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記同期整流用 MOS トランジスタに印加される場合に導通して前記同期整流用 MOS トランジスタを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、

それぞれの逆方向導通電圧の合計が前記同期整流用 MOS トランジスタの耐圧よりも低く、それぞれの順方向しきい値電圧の合計が前記同期整流用 MOS トランジスタの寄生ダイオードの順方向しきい値電圧よりも大きい複数の定電圧ダイオードを直列接続して構成されることを特徴とする整流回路。

### 【請求項 4】

交流電圧系から入力される交流電圧を同期整流して直流電圧系へ直流電圧として出力する同期整流用 MOS トランジスタと、

前記同期整流用 MOS トランジスタの耐圧よりも低い逆方向導通電圧を有して前記同期整流用 MOS トランジスタと並列接続される保護用ダイオード回路と、  
を有し、

前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記同期整流用 MOS トランジスタに印加される場合に導通して前記同期整流用 MOS トランジスタを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、

前記MOSトランジスタの寄生ダイオードに対して逆向きに接続される保護用接合ダイオードと、前記保護用接合ダイオードと直列に接続され前記保護用接合ダイオードと方向が逆に接続された定電圧ダイオードとからなり、

前記保護用接合ダイオードの順方向しきい値電圧と前記定電圧ダイオードの耐圧との合計が前記MOSトランジスタおよびその寄生ダイオードの耐圧よりも低く、前記保護用接合ダイオードの耐圧と前記定電圧ダイオードの順方向しきい値電圧との合計が前記寄生ダイオードの順方向しきい値電圧よりも大きいことを特徴とする整流回路。

【請求項 5】

前記保護用ダイオード回路の前記ダイオードは、前記整流用接合ダイオードと一体にチップ集積またはモジュール化されていることを特徴とする請求項 1 又は 2 記載の整流回路。

【請求項 6】

前記保護用ダイオード回路の前記ダイオードは、前記同期整流用MOSトランジスタと一体にチップ集積またはモジュール化されていることを特徴とする請求項 3 又は 4 記載の整流回路。

【請求項 7】

DC-DCコンバータ回路の電圧変換用トランスの二次コイル電圧を整流して外部に出力することを特徴とする請求項 1 乃至 6 のいずれか記載の整流回路。

【請求項 8】

前記DC-DCコンバータ回路は、高圧の車載主機バッテリーから給電されて低圧の車載補機用バッテリーに給電することを特徴とする請求項 7 記載の整流回路。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、整流回路に関し、たとえば電圧が異なる二つのバッテリー間で電力を輸送するDC-DCコンバータの出力整流部に用いられる整流回路に関する。

【0 0 0 2】

**【従来の技術】**

ダイオード式整流回路に用いられる整流用接合ダイオードのオフ時には、入力される逆電圧と、自己が逆回復する際に発生する逆回復電圧との合計が整流用接合ダイオードに印加されるため、整流用接合ダイオードの耐圧をそれ以上に設計する必要がある。しかし、整流用接合ダイオードの低不純物濃度の耐圧層の厚さを増大して整流用接合ダイオードの耐圧を向上させることは、整流用接合ダイオードのその順方向損失および逆回復時の放射ノイズを増加させるために、整流用接合ダイオードの耐圧は許容可能な範囲でなるべく低下させることが望ましい。

**【0 0 0 3】**

整流用接合ダイオードの低耐圧化のために、コンデンサと抵抗とを直列接続してなるスナバ回路を整流用接合ダイオードと並列接続することが特許文献 1 などにより提案されている。

**【0 0 0 4】**

また、入力される交流電圧と出力側の直流電圧とを比較して交流側から電流可能な場合にオンするトランジスタを用いて整流を行う同期整流回路も知られている。この同期整流回路において、トランジスタとして MOS トランジスタを用いる場合、MOS トランジスタは寄生ダイオードをもち、この寄生ダイオードは通常、MOS トランジスタのオフ期間において作動して整流に寄与する場合があることが知られている。

**【0 0 0 5】**

【特許文献 1】特開平 1 0 - 4 6 8 0 号公報

**【0 0 0 6】****【発明が解決しようとする課題】**

しかしながら、上記した CR スナバ回路の追加は、装置構成の大型化、コストアップといった問題がある。また、接合ダイオードと並列に通常ツェナーダイオードと呼ばれる定電圧ダイオードを接続し、接合ダイオードに印加される逆電圧が接合ダイオードの耐圧に達する前にこのツェナーダイオードを導通させて、整流用接合ダイオードの耐圧破壊を防止するダイオードスナバ回路も提案されているが、上記した車載補機バッテリーの逆接続に備え、このダイオードスナバ回路の電

流定格を大きくせねばならず、実用化が難しかった。このような問題はMOSトランジスタを用いる同期整流回路においても同様の問題が生じた。

#### 【0007】

本発明は上記問題点に鑑みなされたものであり、簡素で小型化が可能な構成により整流素子を良好に低耐圧化することが可能な整流回路を提供することをその目的としている。

#### 【0008】

##### 【課題を解決するための手段】

第一発明の整流回路は、交流電圧系から入力される交流電圧を整流して直流電圧系へ直流電圧として出力する整流用接合ダイオードと、前記接合ダイオードの耐圧よりも低い逆方向導通電圧を有して前記整流用接合ダイオードと並列に接続される保護用ダイオード回路とを有し、前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記整流用接合ダイオードに印加される場合に導通して前記整流用接合ダイオードを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、それぞれの逆方向導通電圧の合計が前記整流用接合ダイオードの耐圧よりも低く、それぞれの順方向しきい値電圧の合計が前記整流用接合ダイオードの順方向しきい値電圧（シリコンの場合約0.7V）よりも大きい複数の定電圧ダイオードを直列接続して構成されることを特徴としている。定電圧ダイオードとしては、ツェナーダイオードなどが採用されるが、定電圧降下特性をもつダイオードであればよい。

#### 【0009】

本発明によれば、保護用ダイオード回路の耐圧（逆方向導通電圧）が整流用接合ダイオードの耐圧よりも小さく設定されているので、この整流用接合ダイオードの逆回復時等において短期間生じるサージ電圧をこの保護用ダイオード回路により吸収することができ、整流用接合ダイオードの低耐圧化を図ることができ、その順方向電圧降下の低減によりその発熱、損失を低減することができる。また、コンデンサや抵抗器およびその接続を必要としないので、保護用ダイオード回路の装置体格を縮小することができる。

#### 【0010】



更に、保護用ダイオード回路の順方向しきい値電圧は、整流用接合ダイオードの順方向しきい値電圧よりも大きく設定されているので、たとえば車載補機用バッテリーの逆接続などによりこのダイオード式整流回路の出力側の電圧が逆になったとしても、それによりダイオード式整流回路に長期にわたって流れる順方向電流は大電流容量の整流用接合ダイオードに流れるため、保護用ダイオード回路の電流定格を大きくする必要がない。更に言えば、この保護用ダイオード回路は、通常においては電流が流れないので発熱せず、低温状態であるために、それへの通電が必要となって通電される場合において十分にサージ電流を吸収できるわけである。

#### 【0011】

第二発明の整流回路は、交流電圧系から入力される交流電圧を整流して直流電圧系へ直流電圧として出力する整流用接合ダイオードと、前記接合ダイオードの耐圧よりも低い逆方向導通電圧を有して前記整流用接合ダイオードと並列に接続される保護用ダイオード回路とを有し、前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記整流用接合ダイオードに印加される場合に導通して前記整流用接合ダイオードを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、前記整流用接合ダイオードに対して逆向きに接続される保護用接合ダイオードと、前記保護用接合ダイオードと直列に接続され前記保護用接合ダイオードと方向が逆に接続された定電圧ダイオードとからなり、前記保護用接合ダイオードの順方向しきい値電圧と前記定電圧ダイオードの耐圧との合計が前記整流用接合ダイオードの耐圧よりも低く、前記保護用接合ダイオードの耐圧と前記定電圧ダイオードの順方向しきい値電圧との合計が前記整流用接合ダイオードの順方向しきい値電圧よりも大きいことを特徴としている。

#### 【0012】

本発明によれば、保護用ダイオード回路の耐圧が整流用接合ダイオードの耐圧よりも小さく設定されているので、この整流用接合ダイオードの逆回復時などにおいて短期間生じるサージ電圧をこの保護用ダイオード回路により吸収することができ、整流用接合ダイオードの低耐圧化を図ることができ、その順方向電圧降下の低減によりその発熱、損失を低減することができる。また、コンデンサや抵

抗器およびその接続を必要としないので、保護用ダイオード回路の装置体格を縮小することができる。

#### 【0013】

更に、保護用ダイオード回路の順方向におけるしきい値電圧（通電開始電圧）は、整流用接合ダイオードの順方向しきい値電圧よりも大きく設定されているので、たとえば車載補機用バッテリーの逆接続などによりこのダイオード式整流回路の出力側の電圧が逆になったとしても、それによりダイオード式整流回路に長期にわたって流れる順方向電流は大電流容量の整流用接合ダイオードに流れ、保護用ダイオード回路の電流定格を大きくする必要はない。更に言えば、この保護用ダイオード回路は、通常においては電流が流れないので発熱せず、低温状態であるために、それへの通電が必要となって通電される場合において十分にサージ電流を吸収できるわけである。

#### 【0014】

第三発明の整流回路は、交流電圧系から入力される交流電圧を同期整流して直流電圧系へ直流電圧として出力する同期整流用MOSトランジスタと、前記同期整流用MOSトランジスタの耐圧よりも低い逆方向導通電圧を有して前記同期整流用MOSトランジスタと並列接続される保護用ダイオード回路とを有し、前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記同期整流用MOSトランジスタに印加される場合に導通して前記同期整流用MOSトランジスタを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、それぞれの逆方向導通電圧の合計が前記同期整流用MOSトランジスタの耐圧よりも低く、それぞれの順方向しきい値電圧の合計が前記同期整流用MOSトランジスタの寄生ダイオードの順方向しきい値電圧よりも大きい複数の定電圧ダイオードを直列接続して構成されることを特徴としている。

本発明によれば、保護用ダイオード回路の耐圧（逆方向導通電圧）が同期整流用MOSトランジスタの耐圧よりも小さく設定されているので、この同期整流用MOSトランジスタの寄生ダイオードの逆回復時等において短期間生じるサージ電圧をこの保護用ダイオード回路により吸収することができ、同期整流用MOSト

ランジスタの低耐圧化を図ることができ、そのオン抵抗の低減によりその発熱、損失を低減することができる。また、コンデンサや抵抗器およびその接続を必要としないので、保護用ダイオード回路の装置体格を縮小することができる。

#### 【0015】

更に、保護用ダイオード回路の順方向しきい値電圧は、同期整流用MOSトランジスタの寄生ダイオードの順方向しきい値電圧よりも大きく設定されているので、たとえば車載補機用バッテリーの逆接続などによりこの整流回路の出力側の電圧が逆になったとしても、それにより整流回路に長期にわたって流れる順方向電流は大電流容量の同期整流用MOSトランジスタの寄生ダイオードに流れるため、保護用ダイオード回路の電流定格を大きくする必要がない。更に言えば、この保護用ダイオード回路は、通常においては電流が流れないので発熱せず、低温状態であるために、それへの通電が必要となって通電される場合において十分にサージ電流を吸収できるわけである。

#### 【0016】

第四発明の整流回路は、交流電圧系から入力される交流電圧を同期整流して直流電圧系へ直流電圧として出力する同期整流用MOSトランジスタと、前記同期整流用MOSトランジスタの耐圧よりも低い逆方向導通電圧を有して前記同期整流用MOSトランジスタと並列接続される保護用ダイオード回路とを有し、前記保護用ダイオード回路は、前記逆方向導通電圧を超える逆電圧が前記同期整流用MOSトランジスタに印加される場合に導通して前記同期整流用MOSトランジスタを破壊から保護する整流回路であって、

前記保護用ダイオード回路は、前記MOSトランジスタの寄生ダイオードに対して逆向きに接続される保護用接合ダイオードと、前記保護用接合ダイオードと直列に接続され前記保護用接合ダイオードと方向が逆に接続された定電圧ダイオードとからなり、前記保護用接合ダイオードの順方向しきい値電圧と前記定電圧ダイオードの耐圧との合計が前記MOSトランジスタおよびその寄生ダイオードの耐圧よりも低く、前記保護用接合ダイオードの耐圧と前記定電圧ダイオードの順方向しきい値電圧との合計が前記寄生ダイオードの順方向しきい値電圧よりも大きいことを特徴としている。

## 【0017】

本発明によれば、保護用ダイオード回路の耐圧（逆方向導通電圧）が同期整流用MOSトランジスタの耐圧よりも小さく設定されているので、この同期整流用MOSトランジスタの寄生ダイオードの逆回復時等において短期間生じるサージ電圧をこの保護用ダイオード回路により吸収することができ、同期整流用MOSトランジスタの低耐圧化を図ることができ、そのオン抵抗の低減によりその発熱、損失を低減することができる。また、コンデンサや抵抗器およびその接続を必要としないので、保護用ダイオード回路の装置体格を縮小することができる。

## 【0018】

更に、保護用ダイオード回路の順方向におけるしきい値電圧（通電開始電圧）は、同期整流用MOSトランジスタの寄生ダイオードの順方向におけるしきい値電圧よりも大きく設定されているので、たとえば車載補機用バッテリーの逆接続などによりこの整流回路の出力側の電圧が逆になったとしても、それにより整流回路に長期にわたって流れる順方向電流は大電流容量の同期整流用MOSトランジスタの寄生ダイオードに流れるため、保護用ダイオード回路の電流定格を大きくする必要がない。更に言えば、この保護用ダイオード回路は、通常においては電流が流れないので発熱せず、低温状態であるために、それへの通電が必要となつて通電される場合において十分にサージ電流を吸収できるわけである。

## 【0019】

好適な態様において、前記保護用ダイオード回路の前記ダイオードは前記整流用接合ダイオードと一体にチップ集積またはモジュール化されているので、通常は一時的に短時間しか流れない保護用ダイオード回路のヒートシンク板を整流用接合ダイオードのそれにより代用することができる。

## 【0020】

好適な態様において、前記保護用ダイオード回路の前記ダイオードは、前記同期整流用MOSトランジスタと一体にチップ集積またはモジュール化されているので、通常は一時的に短時間しか流れない保護用ダイオード回路のヒートシンク板を整流用接合ダイオードのそれにより代用することができる。

## 【0021】

好適な態様において、上記各発明の清流回路は、DC-DCコンバータ回路の電圧変換用トランスの二次コイル電圧を整流して外部に出力することを特徴としているので、このDC-DCコンバータ回路に対して上記効果を奏することができる。

#### 【0022】

好適な態様において、前記DC-DCコンバータ回路は、高圧の車載主機バッテリーから給電されて低圧の車載補機用バッテリーに給電することを特徴としている。

#### 【0023】

##### 【発明の実施の形態】

上記説明した本発明のダイオード式整流回路を用いたDC-DCコンバータを、車両用二電源装置に適用した好適な実施態様を図1を参照して説明する。

#### 【0024】

(全体構成)

1は高圧バッテリー、2はDC-DCコンバータ、3は低圧バッテリーである。DC-DCコンバータ2は、入力側平滑コンデンサ4、インバータ回路5、降圧トランス6、整流回路7、チョークコイル8、11、12、出力側平滑コンデンサ13を有している。

#### 【0025】

インバータ回路5は一对の上アーム側MOSトランジスタ9と一对の下アーム側MOSトランジスタ10とを有する通常のブリッジ型単相インバータ回路であり、高圧バッテリー1の直流電圧を単相の交流電圧（略矩形波交流電圧）に変換し、トランス6がこの交流電圧を降圧する。降圧トランス6の一对の二次コイルはチョークコイル11、12を通じて整流用接合ダイオード71、72のアノード電極端子に接続され、それらのカソード電極はチョークコイル8を通じてバッテリー3の正極端子に接続されている。降圧トランス6の一对の二次コイルから個別に出力される互いに180度位相が異なる交流電圧は、単相全波整流回路7を構成する一对の整流用接合ダイオード71、72により半波期間ごとに個別に整流され、チョークコイル8で平滑されて低圧バッテリー3に給電される。図示しない

コントローラは、バッテリー 3 の電圧に基づいて MOS トランジスタ 9、10 を PWM 制御するフィードバック制御を行い、バッテリー 3 の電圧を一定化する。この回路形式の DC-DC コンバータ自体は既によく知られているので、これ以上の説明は省略する。ただし、後述する本発明のダイオード式整流回路は、図 1 の回路形式の DC-DC コンバータ以外の DC-DC コンバータ、更にはその他の電子回路に採用されることができるのはもちろんである。

#### 【0026】

(保護用ダイオード回路の説明)

整流用接合ダイオード 71、72 に保護用ダイオード回路 14、15 が個別に並列接続されている。保護用ダイオード回路 14 は三つのツェナーダイオード ZD1、ZD2、ZD3 を直列接続して構成され、保護用ダイオード回路 15 は三つのツェナーダイオード ZD4、ZD5、ZD6 を直列接続して構成されている。16、17 は整流用接合ダイオード 71、72 と並列接続されたサージ吸収用のコンデンサである。当然、ツェナーダイオード ZD1、ZD2、ZD3 のアノード電極端子は降圧トランス 6 の二次コイル側に、カソード端子はバッテリー 3 側に配置されている。同じく、ツェナーダイオード ZD4、ZD5、ZD6 のアノード電極端子は降圧トランス 6 の二次コイル側に、カソード端子はバッテリー 3 側に配置されている。

#### 【0027】

ツェナーダイオード ZD1、ZD2、ZD3 の耐圧（逆方向導通電圧）の合計は、整流用接合ダイオード 71 の耐圧よりも低く設定され、同様に、ツェナーダイオード ZD4、ZD5、ZD6 の耐圧（逆方向導通電圧）の合計は、整流用接合ダイオードの耐圧よりも低く設定されている。

#### 【0028】

これにより、たとえば整流用接合ダイオード 71、72 が遮断されて整流用接合ダイオード 71、72 が逆回復する場合など種々の理由により、整流用接合ダイオード 71 に高い逆方向電圧が印加されると、それが整流用接合ダイオード 71、72 の耐圧の超える前に、保護用ダイオード回路 14、15 が逆方向導通するので、整流用接合ダイオード 71、72 の耐圧破壊を防止することができる。これにより、整流用接合ダイオード 71、72 の低耐圧化を図ることができ、そ

の順方向電圧降下の低減によりその発熱、損失を低減することができる。

#### 【0029】

また、ツェナーダイオード ZD1、ZD2、ZD3 の順方向しきい値電圧の合計は整流用接合ダイオードの順方向しきい値電圧よりも大きく設定され、ツェナーダイオード ZD4、ZD5、ZD6 の順方向しきい値電圧の合計は整流用接合ダイオード 72 の順方向しきい値電圧よりも大きく設定されているので、通常の整流動作において、ツェナーダイオード ZD1、ZD2、ZD3、ツェナーダイオード ZD4、ZD5、ZD6 に電流が流れてそれらが加熱されることはない。また、バッテリー 3 を交換する場合に誤ってバッテリー 3 を逆に接続してしまっても、ツェナーダイオード ZD1、ZD2、ZD3、ツェナーダイオード ZD4、ZD5、ZD6 に比較的長い時間にわたって流れる大きな順方向電流が流れることがないため、電流定格を小さくすることができる。なお、直列接続される複数のツェナーダイオードの耐圧は等しくなくてもよい。

#### 【0030】

また、複数以上のダイオードを直列接続することで、みかけ上の接合容量を小さくできるため、無効電力も低減できる。また、何らかの異常で高圧バッテリー 1 の電圧が過大になった場合は、図示しない入力電圧監視回路により、インバータ回路 5 の動作を停止させることにより、降圧トランス 6 の 2 次巻線電圧の定常値をツェナーダイオード ZD1、ZD2、ZD3 の耐圧（逆方向導通電圧）の合計以下になるような設定にすることで、ツェナーダイオードの定常的な導通を阻止でき、ツェナーダイオードの電力定格を抑制できる。

#### 【0031】

特に、この実施例にて重要な点は、これらツェナーダイオードには通常電圧時において通電が行われないためその温度上昇がないので、過大電圧が生じてツェナーダイオードに通電が生じた場合において、ツェナーダイオードの許容温度上昇量は大きく（その熱容量が大きいことを意味する）、その結果、過大電圧の発生期間が短期間であればツェナーダイオードの温度が過大となることを防止することができる点にある。

#### 【0032】

(変形態様 1)

変形態様 1 を図 2 を参照して説明する。

**【 0 0 3 3 】**

この変形態様 1 では、図 1 に示す保護用ダイオード回路 1 4、1 5 を構成するツェナーダイオード Z D 1、Z D 2 を接合ダイオード D 1 0 に、ツェナーダイオード Z D 4、Z D 5 を接合ダイオード D 1 1 に置換したものである。ただし、接合ダイオード D 1 0、D 1 1 は、ツェナーダイオード Z D 1、Z D 2、ツェナーダイオード Z D 4、Z D 5、整流用接合ダイオード 7 1、7 2 と逆向きに接続されている。なお、接合ダイオード D 1 0 を直列接続された複数の接合ダイオードにより構成してもよく、接合ダイオード D 1 1 を直列接続された複数の接合ダイオードにより構成してもよい。

**【 0 0 3 4 】**

このようにすれば、実施例 1 と同様の作用、効果を奏することができるとともに、バッテリー 3 を逆接続したとしても、保護用ダイオード回路 1 4、1 5 の順方向電流はこれら接合ダイオード D 1 0、D 1 1 により遮断できる。

**【 0 0 3 5 】**

(変形態様 2)

変形態様 2 を図 3 を参照して説明する。

**【 0 0 3 6 】**

この変形態様 2 では、図 1 に示す整流用接合ダイオード 7 1、7 2 を同期整流用 MOS トランジスタ 7 1 0、7 2 0 に置換したものである。同期整流用 MOS トランジスタ 7 1 0 はたとえば電圧 V 2 が電圧 V 1 よりも正方向に大きい期間にオンされ、同期整流用 MOS トランジスタ 7 2 0 はたとえば電圧 V 4 が電圧 V 3 よりも正方向に大きい期間にオンされて、同期整流が行われる。これら同期整流用 MOS トランジスタ 7 1 0、7 2 0 がオフした場合においてチョークコイル 8 などの磁気エネルギーなどにより、同期整流用 MOS トランジスタ 7 1 0、7 2 0 の寄生ダイオードを通じて整流電流が流れる。この変形態様によれば、実施例 1 と同様の作用、効果を奏することができる。

**【 0 0 3 7 】**



## (変形態様 3)

変形態様 3 を図 4 を参照して説明する。

## 【0038】

この変形態様 3 では、図 2 に示す整流用接合ダイオード 71、72 を同期整流用 MOS トランジスタ 710、720 に置換したものである。同期整流用 MOS トランジスタ 710 はたとえば電圧 V2 が電圧 V1 よりも正方向に大きい期間にオンされ、同期整流用 MOS トランジスタ 720 はたとえば電圧 V4 が電圧 V3 よりも正方向に大きい期間にオンされて、同期整流が行われる。これら同期整流用 MOS トランジスタ 710、720 がオフした場合においてチョークコイル 8 などの磁気エネルギーなどにより、同期整流用 MOS トランジスタ 710、720 の寄生ダイオードを通じて整流電流が流れる。この変形態様によれば、変形態様 1 と同様の作用、効果を奏することができる。

## 【0039】

## (変形態様 4)

上記各図において、ツェナーダイオード、接合ダイオード、MOS トランジスタと並列にコンデンサを接続してもよい。

## 【0040】

## (変形態様 5)

好適な態様において、上記した整流用接合ダイオード 71 又は同期整流用 MOS トランジスタ 710、720 とツェナーダイオード ZD4、ZD5、ZD6 とは、同一チップに集積されるか、又は、同一モジュールに一体に搭載され、共通のヒートシンク板に搭載される。これにより、一時的に短時間しか流れない保護用ダイオード回路のヒートシンク板を整流用接合ダイオードのそれにより代用することができる。

## 【0041】

## (変形態様 6)

上記説明した実施例 1 および各変形態様では、図 1 ～図 4 に示すように本発明の保護用ダイオード回路を二次コイルを二つ有するトランスの出力電圧を単相全波整流する回路に応用した例を説明したが、本発明は当然それに限られるもので

はなく、たとえば発電中の三相回転電機などから出力される交流発電電圧を整流するインバータ回路や整流回路を構成する同期整流用MOSトランジスタや整流ダイオードに、上記保護用ダイオード回路14、15を並列接続してもよいことはもちろんである。

【図面の簡単な説明】

【図1】本発明のダイオード式整流回路を装備するDC-DCコンバータの一例を示す回路図である。

【図2】図1の変形態様1を示すダイオード式整流回路を装備するDC-DCコンバータを示す回路図である。

【図3】図1の変形態様2を示す同期整流回路を装備するDC-DCコンバータを示す回路図である。

【図4】図2の変形態様3を示す同期整流回路を装備するDC-DCコンバータを示す回路図である。

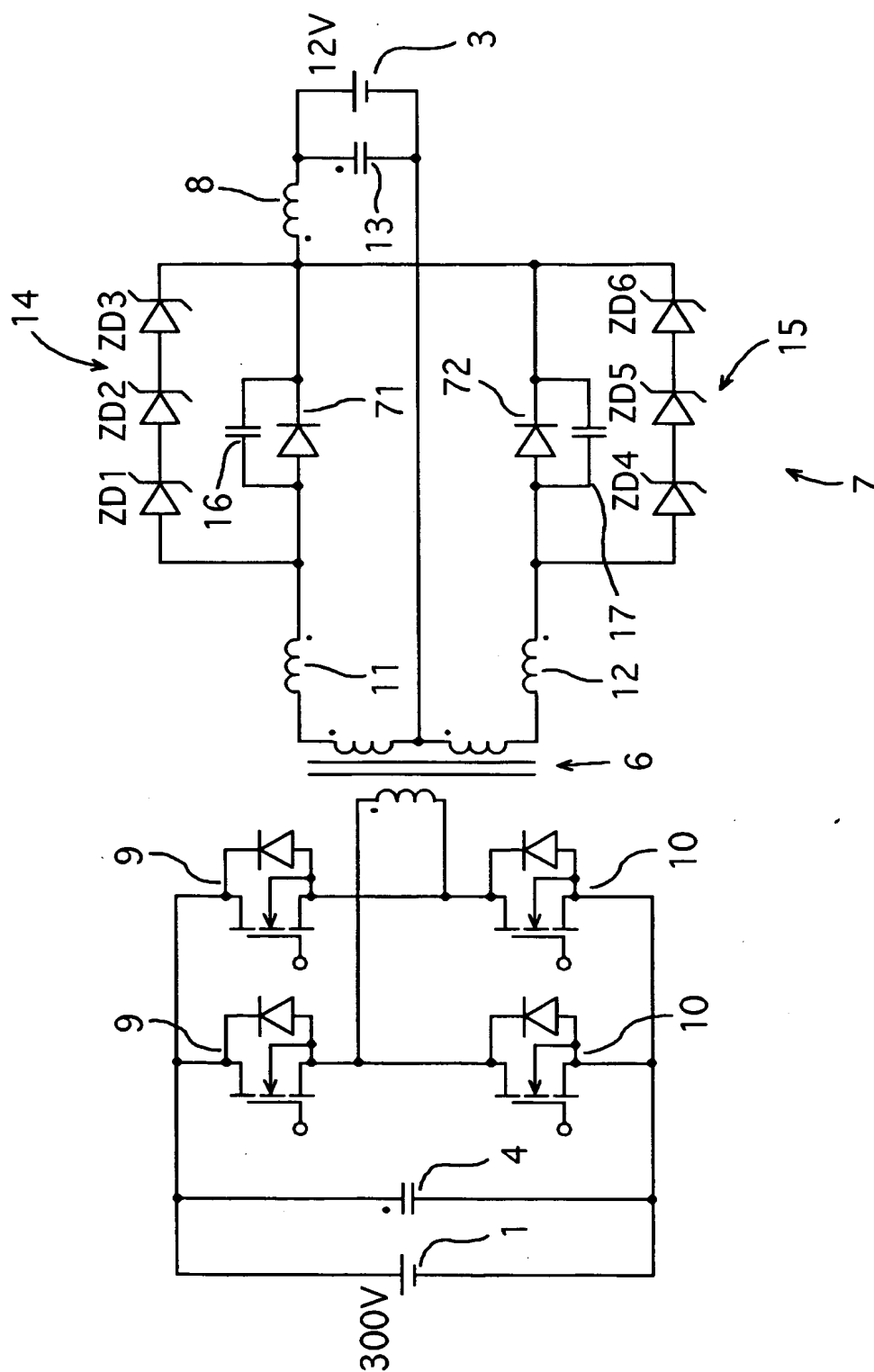
【符号の説明】

- 1 高圧バッテリー、
- 2 DC-DCコンバータ、
- 3 低圧バッテリー、
- 5 インバータ回路、
- 6 降圧トランス、
- 7 整流回路、
- 8 チョークコイル、
- 14 保護用ダイオード回路、
- 15 保護用ダイオード回路、
- 71、72 整流用接合ダイオード、
- 710、720 同期整流用MOSトランジスタ
- ZD1、ZD2、ZD3、ZD4、ZD5、ZD6 ツェナーダイオード（定電圧ダイオード）

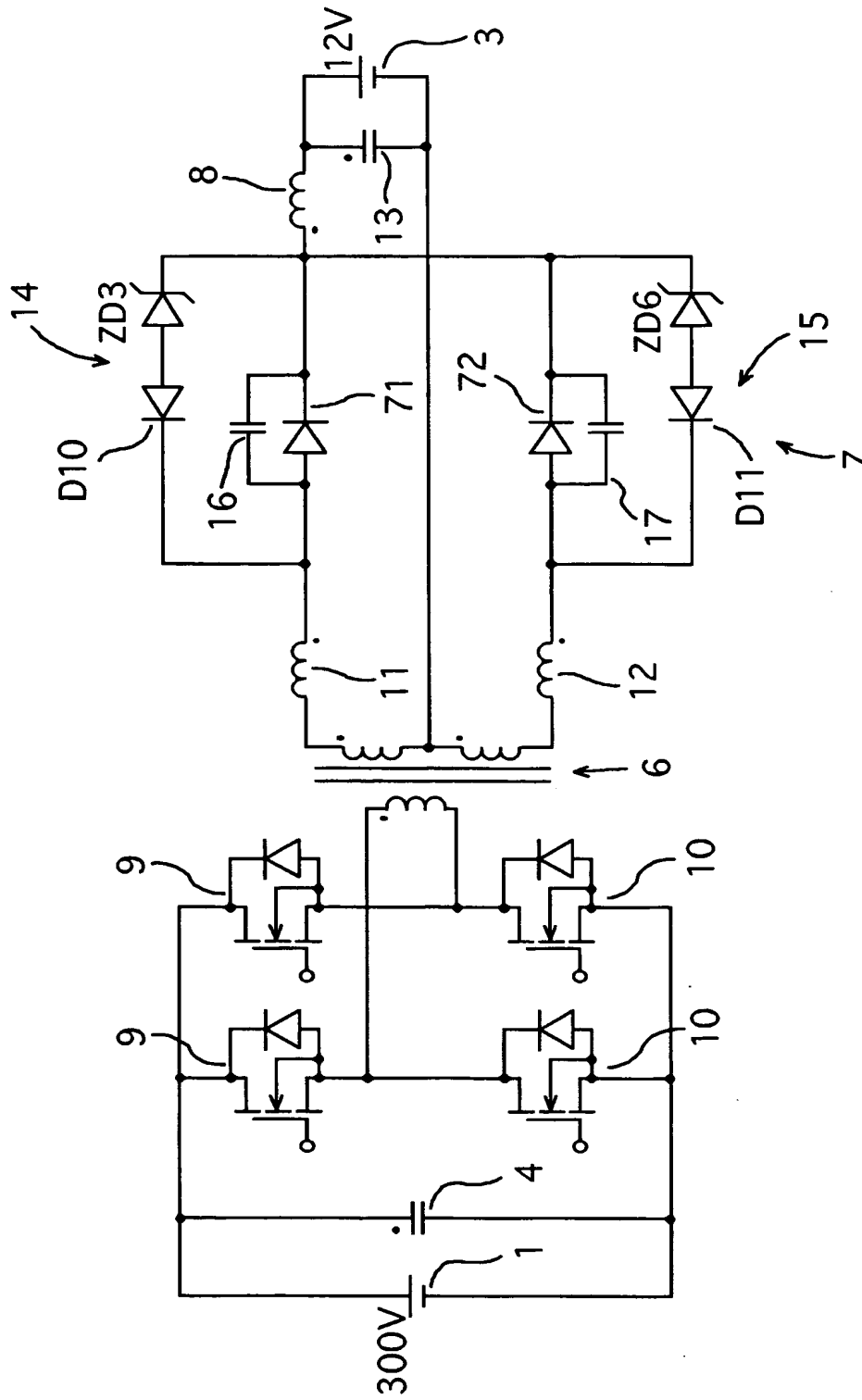
【書類名】

図面

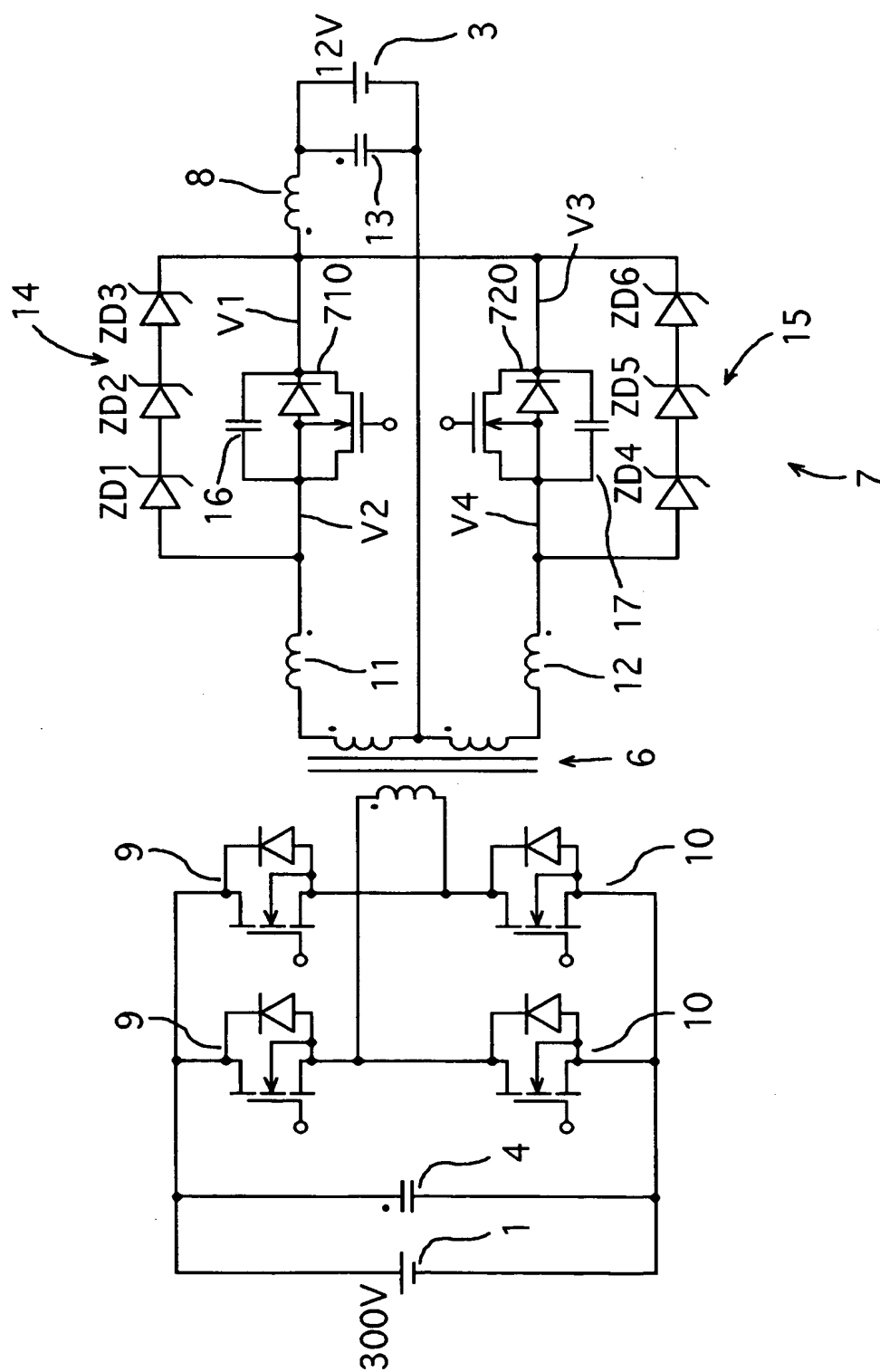
【図 1】



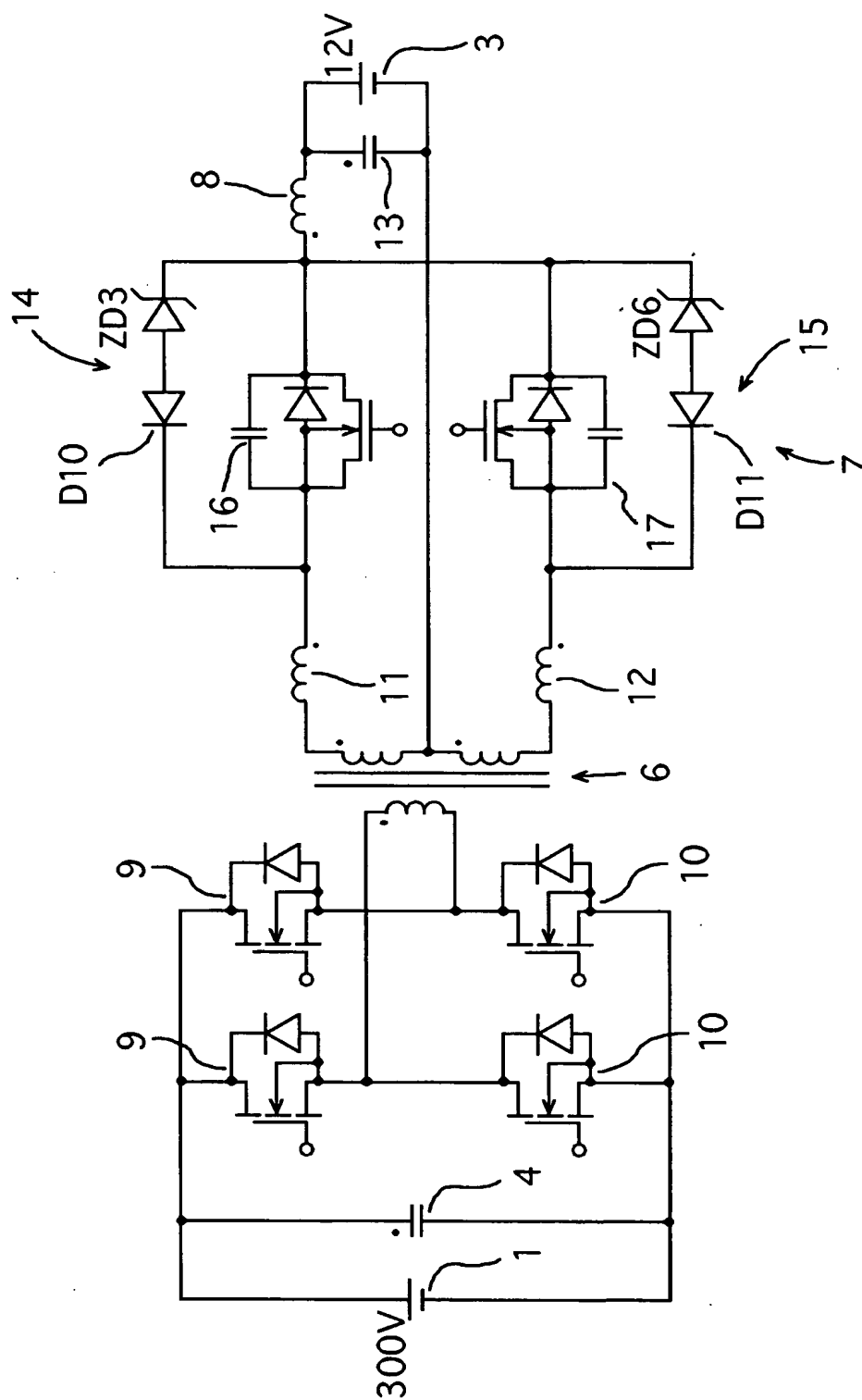
【図 2】



【図 3】



【図 4】



**【書類名】 要約書****【要約】**

**【課題】** 簡素で小型化が可能な構成により整流用接合ダイオードの逆回復を行うことにより整流用接合ダイオードを良好に低耐圧化することが可能なダイオード式整流回路を提供すること。

**【解決手段】** 整流用接合ダイオード 7 1、7 2 と並列に接続され、互いに直列接続されるツェナーダイオード Z D 1、Z D 2、Z D 3、並びに、ツェナーダイオード Z D 4、Z D 5、Z D 6 をもつ。ツェナーダイオード Z D 1、Z D 2、Z D 3 の逆方向導通電圧の合計は整流用接合ダイオード 7 1 のそれよりも低く、順方向しきい値電圧の合計は整流用接合ダイオード 7 1 のそれより大きい設定される。同じく、ツェナーダイオード Z D 4、Z D 5、Z D 6 の逆方向導通電圧の合計は整流用接合ダイオード 7 2 のそれよりも低く、順方向しきい値電圧の合計は整流用接合ダイオード 7 2 のそれより大きい設定される。

**【選択図】 図 1**

特願 2 0 0 3 - 1 4 2 4 3 9

出 願 人 履 歴 情 報

識別番号 [ 0 0 0 0 0 4 2 6 0 ]

1. 変更年月日	1 9 9 6 年 1 0 月 8 日
[変更理由]	名称変更
住 所	愛知県刈谷市昭和町 1 丁目 1 番地
氏 名	株式会社デンソー